



Intel® Xeon® Processor E7-2870 v2

30M Cache, 2.30 GHz

Niezbędne zasoby

- Kolekcja produktów [Rodzina procesorów Intel® Xeon® E7 v2](#)
- Nazwa kodowa [Nazwa Ivy Bridge poprzednich produktów](#)
- Segment rynku pionowego Server
- Numer procesora E7-2870V2
- Stan Launched
- Data rozpoczęcia Q1'14
- Litografia 22 nm
- Rekomendowana cena klienta \$4227.00

Wydajność

- Liczba rdzeni 15
- Liczba wątków 30
- Bazowa częstotliwość procesora 2,30 GHz
- Maks. częstotliwość turbo 2,90 GHz
- Cache 30 MB
- Szybkość magistrali 8 GT/s QPI
- Liczba linków QPI 3
- TDP 130 W

Informacje uzupełniające

- Dostępne opcje rozwiązań wbudowanych Nie
- Dane katalogowe [Wyświetl teraz](#)
- Opis produktu [Wyświetl teraz](#)
- Adres URL dodatkowych informacji [Wyświetl teraz](#)

Dane techniczne pamięci

- Maks. wielkość pamięci (w zależności od rodzaju pamięci) 1,54 TB
- Rodzaje pamięci DDR3 1066/1333/1600
- Maks. liczba kanałów pamięci 4
- Maks. przepustowość pamięci 85 GB/s
- Rozszerzenia adresu fizycznego 46-bit
- Obsługa pamięci ECC † Tak

Opcje rozszerzeń

- Skalowalność S2S
- Wersja PCI Express 3.0

- Liczba konfiguracji PCI Express † x4, x8, x16
- Maksymalna liczba linii PCI Express 32

Specyfikacja obudowy

- Obsługiwane gniazda FCLGA2011
- Maks. konfiguracja procesora 2
- T_{CASE} 73°C
- Wymiary obudowy 52mm x 45mm

Technologie zaawansowane

- Technologia Intel® Turbo Boost † 2.0
- Technologia Intel® Hyper-Threading † Tak
- Technologia Intel® Virtualization (VT-x) † Tak
- Technologia Intel® Virtualization for Directed I/O (VT-d) † Tak
- Technologia Intel® VT-x with Extended Page Tables (EPT) † Tak
- Intel® TSX-NI Nie
- Intel® 64 † Tak
- Zestaw instrukcji 64-bit
- Rozszerzony zestaw instrukcji Intel® AVX
- Stany bezczynności Tak
- Udoskonalona technologia Intel SpeedStep® Tak
- Technologie monitorowania chłodzenia Tak
- Technologia Intel® Instruction Replay Nie

Niezawodność i bezpieczeństwo

- Intel® AES New Instructions Tak
- Secure Key Tak
- Intel® OS Guard Tak
- Technologia Intel® Trusted Execution † Tak
- Funkcje Execute Disable Bit † Tak